



(19) BUNDESREPUBLIK

DEUTSCHLAND



DEUTSCHES
PATENT- UND
MARKENAMT

(12) **Offenlegungsschrift**
(10) **DE 100 47 170 A 1**

(51) Int. Cl. 7:

G 01 J 9/00

(21) Aktenzeichen: 100 47 170.6
(22) Anmeldetag: 22. 9. 2000
(23) Offenlegungstag: 25. 4. 2002

(71) Anmelder:

Siemens AG, 80333 München, DE

(72) Erfinder:

Gulden, Peter, 57078 Siegen, DE; Heide, Patric, Dr.,
85579 Neubiberg, DE; Vossiek, Martin, Dr., 80798,
München, DE

(56) Entgegenhaltungen:

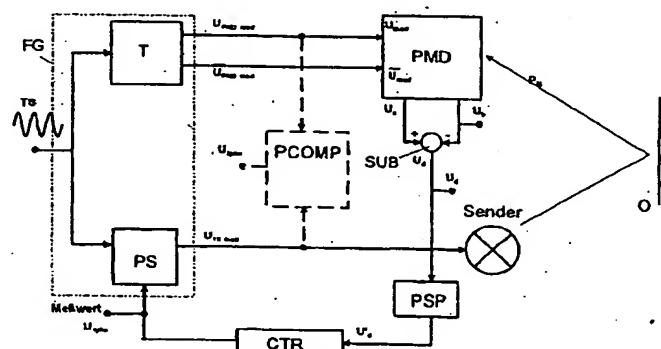
DE 198 21 974 A1
DE 197 04 496 A1

Die folgenden Angaben sind den vom Anmelder eingereichten Unterlagen entnommen

Prüfungsantrag gem. § 44 PatG ist gestellt

(54) **PMD-System**

(57) Das PMD-System weist mindestens ein PMD-Element (PMD) und mindestens einen intensitätsmodulierbaren Sender (E) sowie mindestens eine Ansteuerelektronik (FG), mittels der das PMD-Element (PMD) und der Sender (E) mit jeweils mindestens einer Modulationsspannung (U_{mod} , \bar{U}_{mod} , U_{Txmod}) ansteuerbar sind und mittels der über ein Stellsignal eine Phasenverschiebung ($\Delta\phi$) veränderbar ist, auf, dadurch gekennzeichnet, dass eine Regelstrecke (CTR) vorhanden ist, in die als eine Regelgröße (U'_d) mindestens ein Ausgangssignal (U_a , U_b , U_d) des PMD-Elements (PMD) einspeisbar ist, und deren Ausgangssignal (U_{2phs} , U_{2fc}) als Stellsignal in die Ansteuerelektronik (FG) einspeisbar ist, wobei durch die Regelstrecke (CTR) die Regelgröße (U'_d) auf den Wert einer vorgegebenen Zielgröße einstellbar ist.



DE 100 47 170 A 1

Beschreibung

[0001] Die Erfindung betrifft ein PMD-(“Photoelectronic Mixing Device”-)System sowie Verfahren zur Regelung eines PMD-Systems.

5 [0002] Ein PMD entspricht im Prinzip einem Pixel eines CMOS-Kamerachips. Im PMD kann neben der Intensität auch die Laufzeit einer von einem Sender gesendeten und vom PMD empfangenen intensitätsmodulierten Lichtwelle gemessen werden. Im PMD generiert das Licht wie auf einer konventionellen Photodiode Ladungsträger, deren Anzahl proportional zur Intensität des Lichtes ist.

10 [0003] Die Besonderheit der PMD-Anordnung besteht darin, dass wechselweise zwei gegenüberliegende Ausgänge A und B geöffnet werden. Das Umschalten zwischen den beiden Ausgängen erfolgt über eine Modulationsspannung U_{mod} , die an das PMD angelegt wird. Diese Modulationsspannung U_{mod} wird mit derselben Frequenz f_{mod} moduliert wie die Amplitude der vom Sender abgestrahlten Lichtwelle. Gelangt nun das Licht ohne Verzögerung auf das PMD, dann entspricht die Zeit, in der Ladungsträger generiert werden, der Öffnungszeit von Ausgang A. Die erzeugten Ladungen gelangen somit vollständig auf Ausgang A. Trifft die Lichtwelle verzögert auf das PMD, dann werden die Ladungsträger entsprechend später generiert. Somit wird ein Teil der Ladungen während der Öffnungszeit von Ausgang A erzeugt, ein weiterer Teil dagegen während der Öffnungszeit von Ausgang B. Deshalb ist die Differenz zwischen Ausgang A und Ausgang B ein Maß für die Laufzeit des Signals, die Summe von A und B dagegen ein Maß für die Intensität des einfallenden Lichtes, siehe dazu: DE 197 04 496 A1, oder R. Schwarte et al., "Schnelle und einfache optische Form erfassung mit einem neuartigen Korrelations-Photodetektor-Array", Vortrag auf der DGZfP-GMA Fachtagung in Langen, 28./29 April 1997.

20 [0004] Die Auslesespannungen U_a von Ausgang A und U_b von Ausgang B werden im sogenannten nicht integrierender Betrieb direkt durch den generierten Ladungstrom erzeugt. Bei dem sogenannten integrierendem Betrieb sind die Auslesespannungen U_a und U_b diejenigen Spannungen, die nach Integration der Ladungen an den Ladungstöpfen entstehen. Integrierende PMDs weisen die Besonderheit auf, dass die Töpfe, in denen die Ladungsträger gesammelt werden, regelmäßig mittels eines Reset-Signals R geleert werden müssen. Das Reset kann entweder nach fest vorgegebenen Zeitintervallen t_i mit der Frequenz $f_i = 1/t_i$ erfolgen, oder adaptiv bei Erreichen einer gewissen Spannungsschwelle an den Ladungstöpfen.

25 [0005] Für die Ausgangssignale U_a und U_b des PMD, die dem Produkt der einfallenden elektromagnetischen Wellen mit dem Modulationssignal U_{PMDmod} bzw. dem um 180° phasenverschobenen Modulationssignal \bar{U}_{PMDmod} entsprechen, gilt bei sinusförmiger Modulation, je nach Ausführung der Akkumulationsgates (integrierend/nicht integrierend), unter Annahme von gleicher Frequenz der einfallenden intensitätsmodulierten Lichtwelle und des Modulationssignals, und mit anschließender Unterdrückung hochfrequenter Anteile:

a) bei integrierender Ausführung:

$$U_a = \kappa \cdot t_i \cdot P_M \cdot \cos(\Delta\varphi) + \kappa \cdot t_i \cdot P_H/2 \quad (1.1)$$

$$U_b = \kappa \cdot t_i \cdot P_M \cdot \cos(\Delta\varphi + 180^\circ) + \kappa \cdot t_i \cdot P_H/2 \quad (1.2)$$

40 b) bei nicht integrierender Ausführung:

$$U_a = \kappa \cdot P_M \cdot \cos(\Delta\varphi) + \kappa \cdot P_H/2 \quad (2.1)$$

$$U_b = \kappa \cdot P_M \cdot \cos(\Delta\varphi + 180^\circ) + \kappa \cdot P_H/2 \quad (2.2)$$

45 [0006] Dabei entspricht $\Delta\varphi$ der Phasenverschiebung zwischen der einfallenden Lichtwelle und dem Modulationssignal, P_M der Leistung der einfallenden Welle, t_i der Integrationszeit, κ einem die Empfindlichkeit des PMD und die Amplitude der Modulationsspannung berücksichtigender Proportionalitätsfaktor und P_H der Leistung der Hintergrundbeleuchtung. Durch Bildung des Differenzsignals wird die Hintergrundbeleuchtung unterdrückt, und es gilt für das Differenzsignal $U_d = U_a - U_b$:

$$U_d = 2 \cdot \kappa \cdot t_i \cdot P_M \cdot \cos(\Delta\varphi) \quad (3),$$

bzw.

$$U_d = 2 \cdot \kappa \cdot P_M \cdot \cos(\Delta\varphi) \quad (4).$$

55 [0007] Problematisch für die direkte Berechnung der Phasenverschiebung ist die Abhängigkeit der Ausgangssignale sowohl von $\cos(\Delta\varphi)$ als auch von P_M .

60 [0008] Die Phasenverschiebung $\Delta\varphi$ setzt sich aus der Phasendifferenz durch die Laufzeit τ_{tot} und der Phasendifferenz durch die (einstellbare) Phasenverzögerung φ_d zusammen. Damit gilt mit der Laufzeit τ_{tot} , der Modulationsfrequenz f_{mod} und einer additiven Phasenverzögerung φ_d :

$$\Delta\varphi = \varphi_{\text{tot}} + \varphi_d = 2\pi \cdot f_{\text{mod}} \cdot \tau_{\text{tot}} + \varphi_d \quad (5)$$

65 [0009] Idealerweise ist φ_d null, beziehungsweise ein exakt einstellbarer Wert. Wird Gl. (5) zur Bestimmung der Entfernung nach der Laufzeit τ_{tot} umgestellt, so gilt:

DE 100 47 170 A 1

$$d = \frac{c}{2} \cdot \frac{\Delta\phi - \varphi_d}{2 \cdot \pi \cdot f_{mod}} \quad (6)$$

[0010] Es ist die Aufgabe der vorliegenden Erfindung, eine Möglichkeit zur verbesserten Bestimmung der Laufzeit τ_{tot} und/oder der laufzeitbedingten Phasendifferenz eines PMD-Systems bereitzustellen. 5

[0011] Diese Aufgabe wird durch ein PMD-System gemäß Patentanspruch 1 sowie Verfahren zur Regelung einen PMD-Systems gemäß der Ansprüche 18 und 19 gelöst. 10

[0012] Dazu weist ein PMD-System mindestens ein PMD-Element sowie mindestens einen Sender zur intensitätsmodulierten Aussendung elektromagnetischer Wellen auf. Das PMD-Element kann integrierend oder nicht-integrierend ausgeführt sein. Der Sender ist typischerweise eine Lichtquelle, kann aber auch andere geeignete elektromagnetische Strahlung aussenden, z. B. allgemeine Funkwellen wie Mikrowellen oder Radarwellen. 15

[0013] Weiterhin ist mindestens eine Ansteuerelektronik vorhanden, mittels der das PMD-Element und der Sender mit jeweils mindestens einer Modulationsspannung gleicher Modulationsfrequenz ansteuerbar sind. Dabei kann die Signalhöhe der Modulationsspannungen für PMD-Element und Sender voneinander abweichen, beispielsweise zur Anpassung an eine gerätespezifische Kenngröße wie einen maximalen Eingangspiegel. Die Ansteuerelektronik kann sowohl von außen mit einem Taktsignal gespeist werden oder einen Frequenzgenerator beinhalten. 20

[0014] Die Ansteuerelektronik kann eine Phasenverschiebung $\Delta\phi$ verändern. Dies geschieht nach Gl. (5) durch eine Änderung der Modulationsfrequenz f_{mod} und/oder durch eine Einstellung der Phasenverzögerung φ_d . Die Veränderung der Phasenverschiebung $\Delta\phi$ wird über ein an die Ansteuerelektronik geleitetes Stellsignal gesteuert. 25

[0015] Zusätzlich ist eine Regelstrecke vorhanden, in die als eine Regelgröße U_d' mindestens ein Ausgangssignal U_a , U_b oder eine Kombination der Ausgangssignale, z. B. das Differenzsignal U_d des PMD-Elements, einspeisbar ist. Die Regelstrecke kann entweder analog oder digital ausgeführt werden. Das mindestens eine Ausgangssignal U_a , U_b , U_d kann direkt als Regelgröße U_d' verwendet werden oder nach einer Signalbearbeitung, beispielsweise einer Subtraktion zweier Ausgangssignale U_a , U_b und/oder einer folgenden Signalvorverarbeitung. 30

[0016] Die Regelstrecke ist mit der Ansteuerelektronik verbunden, so dass ein Ausgangssignal als Stellsignal der Ansteuerelektronik verwendet wird. Dadurch ist durch die Regelstrecke die Phasenverschiebung $\Delta\phi$ so regelbar, dass die Regelgröße U_d' auf den Wert einer vorgegebenen Zielgröße einstellbar ist. Dadurch kann sich das PMD-System als Regelkreis selbsttätig einregeln. Mittels der Regelstrecke wird also eine das PMD-System bzw. den Regelkreis charakterisierende Regelgröße U_d' auf die Zielgröße eingeregelt. 35

[0017] Die Phasenverzögerung φ_d kann direkt eingestellt werden, z. B. über einen Phasenschieber. Alternativ oder zusätzlich kann die Modulationsfrequenz f_{mod} variiert werden. Bei beiden Arten wird die Variation bevorzugt so durchgeführt, dass die gesamte Phasendifferenz $\Delta\phi$, aus Gl. (5) einem charakteristischen Wert entspricht, z. B. 90° , 180° , 270° bzw. 360° . Dies entspricht jeweils einer Regelgröße $U_d' = 0$, min. 0 bzw. max. Bei einer Einstellung von $U_d' = \text{minimal}$ oder maximal können ein zur Leistung des empfangenen modulierten Lichtes P_M und ein zum Hintergrundlicht P_H proportionales Spannungssignal erzeugt werden. Sämtliche Signale stehen vorteilhafterweise unabhängig voneinander zur Verfügung, die gewünschten Phasen- und Intensitätsinformationen können mit einer einzelnen Messung aufgenommen werden. Es sind aber auch Einstellungen auf andere charakteristische Größen möglich. 40

[0018] Bei einer Verwendung der Frequenz zur Regelung des PMD-Systems ist es vorteilhaft, wenn zu Beginn einer Regelung die niedrigste Frequenz als Startpunkt gewählt wird, und dann in Richtung der nächsthöheren Frequenz geregelt wird, welche den gewünschten Wert der Regelgröße U_d' einstellt. 45

[0019] Es ist wegen der Unterbrechungen durch das Reset der integrierenden PMDs vorteilhaft, wenn der Regelstrecke eine Einrichtung zur Signalvorverarbeitung vorgeschaltet ist.

[0020] Es ist wegen des speziellen Verlaufs der Ausgangssignale integrierender PMDs insbesondere günstig, wenn die Einrichtung zur Signalvorverarbeitung mindestens einen ersten Tiefpassfilter, dahinter eine Vorrichtung zur zeitlichen Differenzierung, dahinter einen durch ein Resetsignal steuerbaren Schalter und dahinter einen zweiten Tiefpassfilter aufweist. Das Resetsignal kann normal oder bearbeitet, z. B. invertiert, sein. 50

[0021] Es kann zur Unterdrückung von Störungen durch den steuerbaren Schalter auch vorteilhaft sein, wenn die Einrichtung zur Signalvorverarbeitung mindestens einen Tiefpassfilter, dahinter einen durch ein Resetsignal steuerbaren Schalter und dahinter ein Sample-and-Hold-Tor aufweist. 55

[0022] Es kann zur einfachen technischen Realisierung auch günstig sein, wenn die Einrichtung zur Signalvorverarbeitung mindestens einen ersten Tiefpassfilter, dahinter eine Vorrichtung zur zeitlichen Differenzierung und dahinter einen zweiten Tiefpassfilter aufweist.

[0023] Auch ist es zur empfindlichen und gleichzeitig stabilen Differenzierung des Signals bei einer Signalvorverarbeitung günstig, wenn eine Grenzfrequenz des ersten Tiefpassfilters im Bereich des 5,5-fachen der Integrationsfrequenz f_i liegt, insbesondere, wenn eine Grenzfrequenz des zweiten Tiefpassfilters im Bereich des dreifachen der Integrationszeit f_i liegt. 60

[0024] Es ist günstig, wenn die das PMD-Element ansteuernde mindestens eine Modulationsspannung und die den Sender ansteuernde mindestens eine Modulationsspannung gegeneinander mit einer Phasenverzögerung φ_d versehbar sind. Dies kann beispielsweise durch eine Phasenverzögerung φ_d einer der beiden Modulationsspannungen oder durch unterschiedliche Phasenverzögerung der beiden Modulationsspannungen geschehen.

[0025] Zur verbesserten Bestimmung einer Einstellung der Phasenverzögerung φ_d ist vorteilhafterweise mindestens ein Phasenkomparator, der die Phase mindestens einer am PMD-Element anliegenden und mindestens einer am Sender anliegenden Modulationsspannung vergleicht. Dies geschieht zum Beispiel dadurch, dass der an einem Eingang des Phasenkomparators eine das PMD-Element ansteuernde Modulationsspannung anliegt und an einem weiterem Eingang eine den Sender ansteuernde Modulationsspannung. Durch Vergleich der mindestens zwei Modulationsspannungen wird eine Phasendifferenz bestimmt. 65

[0026] Es ist vorteilhaft, wenn die Ansteuerelektronik mindestens einen mittels eines Taktsignals steuerbaren Treiber

beinhaltet, der das PMD-Element mit der mindestens einen Modulationsspannung (U_{mod} , \bar{U}_{mod}) versorgt. Das Taktsignal kann sowohl von einer externen Signalquelle bereitgestellt werden oder auch durch einen in der Ansteuerelektronik vorhandenen Taktgeber, z. B. einen Frequenzgenerator, erzeugt werden. Zudem ist ein durch die Regelstrecke steuerbarer Phasenverzögerer vorhanden, mittels dessen das Taktsignal als Modulationsspannung an den Sender mit einer Phasenverzögerung φ_d weiterleitbar ist. Es ist aber auch möglich, den Phasenverzögerer, günstigerweise einen Phasenschieber, vor dem PMD-Element einzubringen.

[0027] Es wird insbesondere bevorzugt, den Phasenverzögerer in Form eines Phasenschiebers auszubilden, welcher einen Komparator mit einem nachgeschalteten D-Flipflop als Takthalter enthält. Dies ist besonders vorteilhaft, wenn das PMD-System als ein integrierter Baustein vorliegt, z. B. wenn ein solcher Phasenschieber sowie eine Regelstrecke in das PMD-Element integriert sind. Dadurch steht in jedem PMD-Baustein PMD ein direkt von der Laufzeit t_{of} bzw. der Entfernung vom Objekt abhängiges Signal, typischerweise ein Spannungswert, zur Verfügung. Dies ist insbesondere günstig bei der Verwendung in einer Matrix aus mehreren PMD-Bausteinen bzw. PMD-Elementen. Eine Matrix aus mehreren der oben genannten PMD-Systemen wird aber auf bei anderen Bauformen bevorzugt.

[0028] Es ist zur Regelung des PMD-Systems über die Modulationsfrequenz f_{mod} auch günstig, wenn das PMD-System mindestens eine Ansteuerelektronik beinhaltet, die einen mittels eines Taktsignals steuerbaren Treiber enthält, der das PMD-Element mit der mindestens einen Modulationsspannung versorgt sowie eine steuerbare Frequenzquelle, der das Taktsignal für den Treiber und die Modulationsspannung für den Sender erzeugt. Insbesondere wird ein spannungsgesteuerter Oszillator bevorzugt. Die steuerbare Frequenzquelle kann z. B. ein spannungsgesteuerter Oszillator ("Voltage Controlled Oscillator", VCO), ein Baustein zur digitalen Direktsynthese ("Direct Digital Synthesis", DDS) oder ein PLL-("Phase Lock Loop")-Baustein sein.

[0029] Zur vereinfachten Messung der eingeregelten Frequenz des PMD-Systems über die Frequenz ist es vorteilhaft, wenn das eingeregelte Taktsignal der steuerbaren Frequenzquelle in einen f-zu-U-Konverter, insbesondere einen inkrementell zählenden f-zu-U-Konverter, eingespeist wird.

[0030] Die Messwerte des PMD-Systems können direkt analog oder digital weiterverarbeitet werden, z. B. für eine geeignete Mitteilung.

[0031] In den folgenden Ausführungsbeispielen wird die Methode zur Bestimmung der Phasendifferenz schematisch näher dargestellt. 3

[0032] Fig. 1 zeigt ein typisches Ausgangs- und Resetsignal eines PMD-Elements nach dem Stand der Technik,

[0033] Fig. 2 zeigt ein PMD-System nach dem Stand der Technik mit veränderbarer Phasenverzögerung φ_d ,

[0034] Fig. 3 zeigt ein PMD-System nach dem Stand der Technik mit veränderbarer Modulationsfrequenz f_{mod} ,

[0035] Fig. 4 zeigt ein PMD-System mit veränderbarer Phasenverzögerung φ_d und Regelstrecke,

[0036] Fig. 5 zeigt mehrere Ausführungsformen einer Einrichtung zur Signalvorverarbeitung,

[0037] Fig. 6 zeigt verschiedene zur Einrichtung zur Signalvorverarbeitung gehörige Signale,

[0038] Fig. 7 zeigt ein weiteres PMD-System mit veränderbarer Phasenverzögerung φ_d und analoger Regelstrecke,

[0039] Fig. 8 zeigt verschiedene zum PMD-System aus Fig. 7 gehörige Signalverläufe,

[0040] Fig. 9 zeigt ein PMD-System mit veränderbarer Modulationsfrequenz f_{mod} und Regelstrecke.

[0041] In Fig. 1 sind die Ausgangssignale U_a und U_b eines PMD-Elements PMD, das Differenzsignal U_d sowie das Resetsignal R eines Mikroprozessors MP in μs aufgetragen gegen die Zeit t in μs für ein integrierendes PMD-Element PMD nach Schwarte et al.: "A new electrooptical mixing and correlating sensor: Facilities and Applications of the Photonic Mixer Device (PMD)", Presentation at Laser 97, Munich, aufgetragen.

[0042] Die Ausgangssignale U_a und U_b sind innerhalb einer Zeitspanne t_{int} abschnittsweise linear und werden durch ein Resetsignal R der Zeitspanne t_R zurückgesetzt.

[0043] Fig. 2 zeigt als Schaltkizze ein PMD-System zur Bestimmung der Phasenverschiebung mittels eines PSK-Verfahrens nach Heinol et al.: "Laufzeitbasierte 3D-Kamerasysteme – Smart Pixel Lösungen", DGZIP Fachtagung Optische Förderfassung, Stuttgart 5.-6. September 1999.

[0044] Dabei werden ein verstellbarer Phasenschieber PS und ein Treiber T mittels eines Taktsignals TS, das typischerweise von einem Taktgeber generiert wird, getaktet. Der Treiber T leitet das Modulationssignal U_{PMDmod} und das um 180° phasenverschobene Modulationssignal \bar{U}_{PMDmod} an das PMD-Element PMD weiter. Vom PMD-Element PMD werden abhängig unter anderem von einer Leistung P_M der einfallenden Welle die Ausgangssignale U_a und U_b erzeugt. Das zugehörige Differenzsignal U_d kann entweder digital ermittelt werden, oder mittels eines, bevorzugt analogen, Subtrahierers SUB. Dieser Subtrahierer SUB kann in das PMD-Pixel integriert sein.

[0045] Das Differenzsignal U_d wird über einen A/D-Wandler ADW in einen Mikroprozessor MP eingegeben, der unter anderem abhängig vom Wert des Differenzsignals U_d sowohl das Resetsignal R an das PMD-Element PMD weitergibt als auch das Phasensignal U_{φ_d} an den Phasenschieber PS. Der Phasenschieber PS wird vom Mikroprozessor MP somit auf eine bestimmte Phasenverzögerung φ_d eingestellt.

[0046] Der Sender E wird über das für ihn bestimmte Modulationssignal U_{TXmod} vom Phasenschieber PS angesteuert. U_{PMDmod} und U_{TXmod} unterscheiden sich zur Anpassung an die angesteuerten Geräte lediglich in ihrer Signalhöhe.

[0047] Die vom Sender E ausgestrahlte intensitätsmodulierte Lichtwelle läuft über die Übertragungsstrecke und gelangt mit der Phasendifferenz $\Delta\varphi = \varphi_d + \varphi_{of}$ auf das PMD-Element PMD, wobei φ_{of} die durch das Zurücklegen der Strecke Sender-PMD verursachte Phasen-/Laufzeitdifferenz ist. Das PMD-Element PMD erzeugt dann die Ausgangssignale U_a , U_b nach Gleichung (1.1)–(1.2), bzw. (2.1)–(2.2). Anschließend wird das Differenzsignal U_d nach Gl. (3) bzw. (4) gebildet und mittels des A/D-Wandlers ADW digitalisiert. Der Mikroprozessor MP speichert das Ergebnis, und stellt einen neuen Phasenverzögerungswert φ_d ein. Auf diese Weise werden die Werte des Ausgangssignals U_d für verschiedene diskrete Werte der Phasenverzögerungen φ_d im Bereich 0° bis 360° aufgenommen. Die resultierende Korrelationskurve weist ein Maximum bei $\Delta\varphi = 360^\circ$ auf. φ_{of} lässt sich dann über die exakte Bestimmung des Maximums mittels Interpolation aus den diskreten Messwerten bestimmen, man erhält $\varphi_{of} = 360^\circ - \varphi_d(U_{d,max})$.

[0048] Der entstehende technische Aufwand dieser Methode ist beträchtlich, so müssen mehrere Messwerte aufgenommen und gespeichert werden, anschließend muss das Minimum bzw. Maximum gesucht werden. Zusätzlicher Re-

DE 100 47 170 A 1

chenaufwand entsteht durch die Verwendung von Interpolationsverfahren zur möglichst exakten Bestimmung des Maximums. Beispielsweise wird in Heinol et al. die Phasenverzögerung mittels direkter digitaler Frequenzsynthese ("DDS") und digitalem Phasenregister erzeugt.

[0049] Fig. 3 zeigt als Schaltskizze ein PMD-System mit veränderbarer Modulationsfrequenz f_{mod} ohne Regelstrecke CTR.

[0050] Ein verstimmbarer Oszillator OSC sendet ein Modulationssignal U_{mod} mit einer ersten Modulationsfrequenz f_{mod} . Sein Ausgangssignal U_{TXmod} wird vom Sender E intensitätsmoduliert gesendet und gelangt gleichzeitig über den Treiber T, als U_{PMDmod} auf das PMD. Dort wird es analog zu Fig. 2 überlagert. Das Differenzsignal U_d wird direkt vom A/D-Wandler abgetastet und im Mikroprozessor MP abgelegt. Dort erfolgt eine Spektralanalyse zur Bestimmung der Dopplerfrequenz und die Berechnung der Phase. Der Mikroprozessor MP stellt dann einen neuen Wert der Modulationsfrequenz f_{mod} ein, und der nächste Wert für U_d wird aufgenommen. Auch wird ggf. bei integrierendem PMD, dem sinnvollerweise ein Differenzierer nachgeschaltet ist, ein Resetsignal R vom Mikroprozessor MP zum PMD gesendet.

[0051] Die Entfernungsberechnung kann entweder durch direktes Lösen der Gleichungen für die Laufzeit t_{of} und des Faktors k (beim FSK-Verfahren), über eine Maximasuche in der Korrelationskurve (beim FSK-Verfahren), oder mittels Fourierauswertung (FMCW-Verfahren) erfolgen. Von Nachteil sind dabei wiederum die Aufnahme mehrerer Messwerte, und die Notwendigkeit zur mathematischen Auswertung der Messdaten.

[0052] Zur Bestimmung der Phasendifferenz bzw. Laufzeitdifferenz ist die Aufnahme mehrerer Messwerte beispielsweise mittels PSK-(“Phase Shift Key”), FSK-(“Frequency Shift Key”), FMCW-(“Frequency Modulated Continuous Wave”) oder PN-Modulation möglich.

[0053] Fig. 4 zeigt als Schaltbild ein PMD-System mit variabler Phasenverzögerung ϕ_d und Regelstrecke CTR.

[0054] Das PMD-System weist einen modulierbaren Sender E, ein PMD-Element PMD, einen PMD-Treiber T, ein durchstimmbares Phasenverzögerungselement in Form eines Phasenschiebers PS, einen Subtrahierer SUB, eine Regelstrecke CTR und eine Einrichtung zur Signalvorverarbeitung PSP auf. Zur Erhöhung der Genauigkeit kann zusätzlich ein Phasenkomparator PCOMP eingefügt werden.

[0055] Das Takteingangssignal TS wird auf den PMD-Treiber T und den Phasenschieber PS gegeben. Der PMD-Treiber T erzeugt aus dem Takteingangssignal TS die Modulationsspannung U_{PMDmod} und das um 180° verschobene Komplementärsignal U_{PMDmod} . Diese beiden Spannungen werden auf das PMD-Element PMD gegeben. Der Phasenschieber PS verzögert das Takteingangssignal TS um die Phasenverzögerung ϕ_d , bevor es auf den Sender E geführt wird. Die Phasenverzögerung ϕ_d ist dabei abhängig von der am Phasenschieber PS anliegenden Regelgröße $U_{1\text{phs}}$. Das phasenverzögerte Signal U_{TXmod} wird vom Sender E gesendet und gelangt über die Übertragungsstrecke mit der Phasenverzögerung $\Delta\phi = \phi_d + \phi_{\text{tot}}$ auf das PMD-Element PMD.

[0056] An den Ausgangsgates des PMD-Elements PMD entstehen die in den Gl. (1.1), (1.2), bzw. (2.1), (2.2) beschriebenen Ausgangssignale U_a und U_b , die proportional zu $\Delta\phi$ sind. Aus den Ausgangssignalen U_a , U_b wird das Differenzsignal U_d gemäß Gleichung (3) bzw. (4) gebildet. Das Differenzsignal U_d wird, ggf. im Anschluss an eine Signalvorverarbeitung in der Einrichtung zur Signalvorverarbeitung PSP, als Regelgröße U_d' in die Regelstrecke CTR gegeben. Ohne Signalvorverarbeitung entspricht $U_d = U_d'$.

[0057] Über ein von der Regelstrecke CTR ausgegebenes Signal, hier: eine Spannung $U_{1\text{phs}}$, wird der Phasenschieber PS so ausgeregelt, dass die Regelgröße U_d' einer vorgegebenen Zielgröße möglichst genau entspricht. Die Spannung $U_{1\text{phs}}$ ist dann ein Maß für die Phasenverzögerung ϕ_d zwischen gesendetem und empfangenem Licht.

[0058] Zur Erhöhung der Genauigkeit kann ein zusätzlicher Phasenkomparator PCOMP zur Bestimmung der eingesetzten Phasenverzögerung ϕ_d eingesetzt werden. Dessen Ausgangsspannung $U_{2\text{phs}}$ stellt dann ebenfalls ein Maß für die Phasenverzögerung ϕ_d dar. In diesem Ausführungsbeispiel ist der Phasenkomparator PCOMP an einen Ausgang des Treibers T und an einen Ausgang des Phasenschiebers PS angeschlossen und vergleicht U_{PMDmod} mit U_{TXmod} .

[0059] Mögliche Zielgrößen, die sich für den Regelkreis besonders eignen, sind:

- a) $U_d' = 0$;
- b) $U_d' = \text{maximal}$;
- c) $U_d' = \text{minimal}$.

[0060] Fall a): Für $U_d' = 0$ stellt sich automatisch $\Delta\phi = 90^\circ$ ein, siehe Gl. (3), bzw. (4). In diesem Fall entspricht die durch die Laufzeit t_{of} verursachte Phasenverzögerung $\phi_{\text{tot}} = 90^\circ - \phi_d$. Die Phasenverzögerung ϕ_d , und somit ϕ_{tot} ist direkt aus der Kennlinie des Phasenschiebers PS bzw. der eingeregelten Spannung $U_{1\text{phs}}$ bestimbar.

[0061] Zur Erhöhung der Messgenauigkeit kann ϕ_d auch direkt aus dem Ausgangssignal $U_{2\text{phs}}$ des Phasenkomparators PCOMP bestimmt werden. Mit der Zielgröße $U_d' = 0$ erfolgt in beiden Fällen die Bestimmung von ϕ_d unabhängig von der Leistung P_M des modulierten Lichts. Ein Nachteil besteht hier jedoch in der Begrenzung des Eindeutigungsbereiches auf 180° .

[0062] Fall b): bei $U_d' = \text{maximal}$ stellt sich ein Phasenwinkel $\Delta\phi = 180^\circ$ ein. ϕ_{tot} lässt sich über $\phi_{\text{tot}} = 180^\circ - \phi_d$ bestimmen, die entsprechenden zur Phasenverzögerung ϕ_d proportionalen Spannungswerte ergeben sich analog zu Fall a). Ein zusätzlicher Vorteil gegenüber Fall a) besteht in der vollständigen Trennung von Fremdlight und moduliertem Light. Für $\Delta\phi = 180^\circ$ wird gemäß Gl. (1.1) bzw. (2.1) der auf dem modulierten Light beruhende Spannungsanteil in U_a Null, in U_b nach Gleichung (1.2) bzw. (2.2) dagegen maximal. Damit ist der Betrag von U_d in Gl. (3) bzw. (4) nur noch proportional zur Leistung P_M der eingefallenen modulierten Lichtmenge. Zudem wird an dem entsprechenden gegenüberliegenden Gate nur ein der Hintergrundlichtmenge proportionaler Spannungssignal erzeugt, somit ist U_a proportional zur Leistung P_H des Hintergrundlichtes. Im Gegensatz zu Fall a) beträgt der Eindeutigungsbereich 360° .

[0063] Man erhält bei dieser Anordnung erstmals in einer einzigen Messaufnahme spannungsproportionale Signale zu Phasendifferenz, Leistung des modulierten Lichtes und Leistung des Hintergrundlichtes. Die entsprechenden Messwerte sind direkt analog oder digital weiterverarbeitbar, z. B. für eine geeignete Mittelung.

[0064] Fall c): $U_d' = \text{Minimal}$ liefert das gleiche Ergebnis wie Fall b), lediglich werden die Ausgangsspannungen U_a ,

DE 100 47 170 A 1

U_b und somit das Vorzeichen von U_d getauscht.

[0065] Es ist auch eine Einstellung auf andere Zielwerte möglich, z. B. Bereiche maximaler Steigung.

[0066] Die Art der Signalvorverarbeitung hängt von der Art der Ausgangssignale des PMD-Elements PMD ab. Bei integrierenden PMD-Elementen PMD nach [Schwarze, Patent DE 197 04 496 A1] schaltet man typischerweise einen Differenzierer TDifff nach, bei ebenfalls möglichen PMD-Elementen PMD ohne integrierenden Ausgang kann oft auf die Signalvorverarbeitung verzichtet werden, dann gilt $U_d = U'_d$.

[0067] Die Dimensionierung der Regelstrecke CTR kann z. B. nach [H. Unbehauen, "Regelungstechnik Bd. 1-3", Vieweg Verlag, Wiesbaden] durchgeführt werden.

[0068] Zur Realisierung des PMD-Systems wird bevorzugt ein rauscharmer und reproduzierbarer Laufzeitverzögerungen lieferndes Stellglied zur Phasenverzögerung, hier: ein Phasenschieber PS, verwendet. Alternativ oder zusätzlich kann auch eine Messung der Phase mittels eines genauen Phasenkomparator PCOMP erfolgen. Aufbau und Funktionsprinzip des Phasenkomparators sind z. B. in U. Rhode, "Microwave and Wireless Synthesizers", Kap. 4.4, S. 288 ff, 1997, Wiley Verlag, New York; M. Meade, "Lock-in amplifiers: principles and applications", Kap. 3 S. 31 ff. 1983 IEE Electrical Measurement Series 1 oder Analog Devices, "Data Sheet AD9901", rev. B, beschrieben.

[0069] Das PMD-System kann auch mit anderen periodischen Modulationssignalen U_{mod} , \bar{U}_{mod} , U_{PMDmod} , \bar{U}_{PMDmod} , U_{Txmod} betrieben werden, z. B. Rechteck- oder Dreiecksignalen.

[0070] Fig. 5 zeigt in den Teilfiguren 5a bis 5c drei Ausführungsformen der Einrichtung zur Signalvorverarbeitung PSP für einen PMD-Baustein PMD mit integrierendem Ausgang. Dabei wird in regelmäßigen Abständen ein Resetsignal R ausgelöst (siehe Fig. 1).

[0071] In Fig. 5a wird das links einlaufende sägezahnförmige Differenzsignal U_d (siehe Fig. 1) durch einen Tiefpassfilter TP1 tiefpassgefiltert und zusätzlich in einem Differenzierer TDifff zeitlich differenziert. Das Tiefpassfilter TP1 und der Differenzierer TDifff können als ein Baustein oder getrennt ausgeführt sein. Mittels eines durch das Resetsignal R gesteuerten Schalters S1 wird die Regelschleife CTR nur geschlossen, wenn kein Resetsignal R anliegt. Ein anschließender zweiter Tiefpassfilter TP2 dient zur Unterdrückung der Schaltspikes.

[0072] Bei diesem Verfahren steht nur die Regelzeit t_i zwischen zwei Resetsignalen R zum Einschwingen des Regelkreises zur Verfügung, während der Restzeit t_R ist die Messaufnahme unterbrochen. Die Aufnahme des zur Entfernung proportionalen Spannungswertes erfolgt dabei zweckmäßiger Weise im eingeschwungenen Zustand direkt vor dem Öffnen des Schalters S1.

[0073] Fig. 5b zeigt eine Anordnung, bei welcher der vor dem Auslösen des invertierten Resetsignals \bar{R} erreichte Spitzenwert mittels eines Sample-and-Hold-Tores SHT abgetastet und dieser als Regelgröße U'_d verwendet wird. Dadurch werden die bei der Anordnung in Fig. 5a entstehenden Störungen beim Öffnen und Schließen der Regelschleife vermieden, die Lösung ist allerdings relativ langsam. Ein erster Tiefpassfilter TP1 dient hier zur Anpassung der Signalbandbreite an die Schaltgeschwindigkeit des "Sample and Hold"-Tores SHT. S1 kann auch mit dem nicht-invertierten Reset-signal R geschaltet werden.

[0074] Fig. 5c zeigt eine Anordnung, bei der kein Schalter verwendet wird. Hier wird das Signal U_d mittels des ersten Tiefpassfilters TP1 geglättet, differenziert und mittels des zweiten Tiefpassfilters TP2 gleichgerichtet. Die so erhaltene Regelgröße U'_d wird auf die Regelschleife CTR gegeben. In diesem Fall wird bevorzugt $U'_d = 0$ gewählt werden. Damit erhält man idealerweise eine konstante Regelgröße U'_d , da U'_d während der Resetphase Null ist (siehe Fig. 1), und während der Messphase die Regelgröße U'_d durch den Regelkreis auf Null gehalten wird.

[0075] Der Betrieb mit $U'_d = \text{maximal}$ ist ebenso möglich, erfordert jedoch auf Grund der Schwankungen von U'_d eine exaktere Auslegung der Tiefpassfilter TP1, TP2. Wie schon in der Anordnung in Fig. 5a dient TP1 zur Glättung der Sprünge des Sägezahnsignals. Die Grenzfrequenz des ersten Tiefpassfilters TP1 wird daher analog zu den bei Anordnung in Fig. 5a gemachten Überlegungen auf etwa $5,5 \cdot f_i$ ausgelegt.

[0076] Der zweite Tiefpassfilter TP2 dient hier zur kompletten Glättung des differenzierten Signals. Bei der Bestimmung der Grenzfrequenz muss dabei zwischen einem möglichst schnellen Einregeln, das eine höhere Grenzfrequenz erfordert, und einer guten Glättung des gleichgerichteten Signals, das eine niedrigere Grenzfrequenz erfordert, gewählt werden. Ein möglicher Kompromiss liegt hier bei einer Grenzfrequenz des zweiten Tiefpassfilters TP2, die etwa $0,3 \cdot f_i$ entspricht. Für PMD-Ausgangssignale U_a , U_b mit einer Frequenz von ca. 1 kHz (siehe Fig. 1) ergeben sich dann Grenzfrequenzen von 7,5 kHz für den ersten Tiefpassfilter TP1, und ca. 300 Hz für den zweiten Tiefpassfilter TP2.

[0077] Selbstverständlich sind auch andere Methoden zur Signalvorverarbeitung anwendbar.

[0078] Fig. 6 zeigt verschiedene (V, t)-Signalverläufe eines PMD-Systems mit Regelschleife, nämlich von oben nach unten: das Ausgangssignal U_a des PMD-Bausteins PMD, das Resetsignal R, das invertierte Resetsignal \bar{R} , einen Schaltverlauf des Schalters S1 aus Fig. 5a und einen Schaltverlauf des Schalters S1 aus Fig. 5b.

[0079] Der mit "a)" markierte Signalverlauf zeigt das entsprechende Timing des Schalters S1 aus Fig. 5a. Die Wahl der Grenzfrequenz der Tiefpässe TP1, TP2 ist bei dieser Anordnung wichtig. Einerseits soll durch den ersten Tiefpassfilter TP1 der sägezahnförmige Verlauf der Differenzspannung U_d soweit geglättet werden, dass die steilen Anstiegsflanken keine zu großen Sprünge des nachgeschalteten Differenzierers TDifff verursachen. Andererseits soll der fallende Teil des Signals möglichst linear und damit als konstanter Wert nach dem Differenzieren als Regelgröße U'_d zur Verfügung stehen. Es wird bevorzugt, die Grundwelle und die ersten beiden Oberwellen des Signals zu verwenden, also für den ersten Tiefpassfilter TP1 eine Grenzfrequenz von etwa $5,5 \cdot f_i$ zu wählen. Der zweite Tiefpassfilter TP2 dient dann lediglich zum Herausfiltern zusätzlicher, durch den Differenzierer verursachter Störungen. Seine Grenzfrequenz wird daher identisch mit der des ersten Tiefpassfilters gewählt. Für Ausgangssignale mit einer Frequenz von etwa 1 kHz (siehe Fig. 1) ergibt sich damit sowohl für den ersten Tiefpassfilter TP1 als auch für den zweiten Tiefpassfilter TP2 eine Grenzfrequenz von ca. 7,5 kHz.

[0080] Der mit "b)" markierte Signalverlauf zeigt das entsprechende Timing für den Schalter S1 in Fig. 5b. Die Wahl der Grenzfrequenz des Tiefpassfilters TP ergibt sich hier direkt aus der Abtastzeit des Abtasttores, bevorzugt des Sample-and-Hold-Tores SHT. Gemäß Nyquistkriterium (Abtasttheorem) muss die Frequenz des abgetasteten Signals auf die Hälfte der Samplingfrequenz begrenzt werden [J. Proakis, D. Manolakis, "Digital Signal Processing", Kap. 6, S. 395 ff.,

DE 100 47 170 A 1

Second Edition, MacMillan Publishing]. Somit ergibt sich für ein Abtasttor, z. B. mit einer Samplingzeit t_s von 10 µs, eine Grenzfrequenz des Tiefpassfilters von $f_g = 1/(2 \cdot t_s) = 50$ kHz.

[0081] Fig. 7 zeigt als Schaltkizze ein PMD-System, bei dem der Phasenschieber PS als Komparator CMP mit einem D-Flipflop DF als Takthalbierer aufgebaut ist.

[0082] Hierbei wird der Komparator CMP mit einem monotonen, kontinuierlich zwischen Minimal- und Maximalwert alternierenden Taktsignal TS, z. B. sinus- oder dreieckförmig, angesteuert. Durch eine Schwellspannung U_s wird der Ein- und Ausschaltzeitpunkt festgelegt. Bei Erreichen der Schwellspannung U_s schaltet der Komparatorausgang seine Ausgangsspannung U_{Kmod} auf "logisch eins", bei Unterschreiten der Schwellspannung U_s schaltet der Ausgang auf "logisch Null" zurück. Dies führt neben der Variation des Schaltzeitpunktes zur Variation der entsprechenden Pulsbreiten, weswegen ein Takthalbierer gemäß [U. Tietze, T. Schenk, "Halbleiter-Schaltungstechnik", Kapitel 10, 5-232 ff, zehnte Auflage, Springer Verlag Berlin) nachgeschaltet ist, der das Taktverhältnis 1 : 1 wieder herstellt.

[0083] Der Vorteil dieser Realisierung des Phasenschiebers PS besteht in der einfachen Realisierbarkeit mittels Standardbauteilen (z. B. CMOS-Logik), und in der einfachen Integrierbarkeit in zukünftige PMD-CMOS-Chips. Der Nachteil besteht in dem auf 90° beschränkten Einstellbereich für die Phasenverzögerung φ_d .

[0084] Zur Umgehung dieser Einschränkung wie auch zur Vermeidung von auftretenden Nichtlinearitäten am Rande des Regelbereichs kann die Anordnung durch zusätzliche, zuschaltbare Phasenschieber PS definierter Verzögerung erweitert werden. Eine weitere Realisierungsmöglichkeit ist der Einsatz von Filtern mit entsprechenden Gruppenlaufzeiten als schaltbare Verzögerer.

[0085] An Stelle des Regelkreises zur Einstellung der Phasenverzögerung φ_d kann auch ein Regelkreis zur Einstellung der Modulationsfrequenz f_{mod} verwendet werden.

[0086] Fig. 8 zeigt als (V,t)-Auftragung die Schaltverläufe des PMD-Systems in Fig. 7 für ein sinusförmiges mittlerwertsfreies Taktsignal TS, die Ausgangsspannung U_{Kmod} des D-Flipflops DF und die Modulationsspannung U_{Txmod} , mittels der die Amplitude des Senders E gesteuert wird.

[0087] Insbesondere ist eine Anordnung vorteilhaft, bei der eine Matrix aus einzelnen PMD-Elementen PMD verwendet wird, und in jedem der PMD-Elemente PMD ein Phasenschieber PS nach diesem Ausführungsbeispiel mit entsprechender Regelstrecke integriert ist. Dadurch steht in jedem PMD-Baustein PMD ein direkt von der Laufzeit τ_{tot} bzw. der Entfernung vom Objekt abhängiges Signal, typischerweise ein Spannungswert, zur Verfügung.

[0088] Fig. 9 zeigt als Schaltkizze ein PMD-System mit veränderbarer Modulationsfrequenz f_{mod} und Regelstrecke CTR.

[0089] Wie bereits zuvor beim Phasenregelkreis ist auch hier beim Spannungsregelkreis das direkte Erzeugen einer entfernungsproportionalen Spannung möglich. Die Anordnung besteht aus einem VCO-Regler VCO als verstimmmbaren Oszillator OSC, auf den als Stellsignal die Ausgangsspannung U_{lfc} der Regelstrecke CTR wirkt. Das Ausgangssignal des VCO-Reglers VCO wird wie zuvor im PMD-Treiber T in die notwendigen Modulationssignale U_{mod} , \bar{U}_{mod} für das PMD-Element PMD umgewandelt und gelangt von dort auf das PMD-Element PMD. Der Sender E wird wiederum vom Ausgangssignal des VCO-Reglers VCO in der Intensität moduliert. Die modulierte Welle gelangt entweder direkt oder reflektiert auf das PMD-Element PMD und erzeugt dort, wie zuvor beschrieben, ein Differenzsignal U_d proportional zur Phasenverschiebung $\Delta\varphi$. Idealerweise treten keine zusätzlichen Verzögerungen durch Laufzeiten oder Modulationen auf, und es gilt dann: $\Delta\varphi = \varphi_{tot}$. Das Differenzsignal wird wiederum, ggf. vorverarbeitet als Regelgröße U'_d , auf die Regelstrecke CTR gegeben. Die Regelstrecke CTR stellt dann diejenige Modulationsfrequenz f_{mod} ein, für die die Regelgröße

- a) $U'_d = \text{Null}$,
- b) $U'_d = \text{maximal, oder}$
- c) $U'_d = \text{minimal}$

ist.

[0090] Im Fall a) stellt sich dann diejenige Modulationsfrequenz f_{mod} ein, deren halbe Periode $T/2$ ein ganzzahliger Teiler der Laufzeitdifferenz τ_{tot} ist.

[0091] Im Fall b) stellt sich dagegen diejenige Modulationsfrequenz f_{mod} ein, deren Viertelperiode oder deren Viertelperiode plus einem ganzzahligen Vielfachen der Grundperiode ein Teiler der Laufzeitdifferenz ist: $\tau_{tot} = n \cdot T + T/4$.

[0092] Im Fall c) stellt sich analog eine Laufzeitdifferenz $\tau_{tot} = n \cdot T + 3 \cdot T/4$ ein. Zur Vermeidung von Mehrdeutigkeiten wird bevorzugt zu Beginn der Regelung die niedrigste mögliche Frequenz als Startpunkt gewählt. Ausgehend von dieser wird dann in Richtung der ersten nächst größeren Frequenz geregelt, die den gewünschten Wert von U'_d einstellt. Somit gilt dann für die Laufzeitdifferenz τ_{tot}

- a) $\tau_{tot} = T/2$,
- b) $\tau_{tot} = T/4$,
- c) $\tau_{tot} = 3T/4$.

[0093] Die Frequenz lässt sich über die Messung der am VCO-Regler VCO eingestellten Spannung U_{lfc} bestimmen, oder bevorzugt über einen zusätzlichen f-zu-U-Konverter (FUC). Die Wahl der Zielgrößen nach b) oder c) bietet analog zu den entsprechenden Verfahren bei Phasenregelung die direkte Trennung zwischen Hintergrundlicht und moduliertem Licht.

[0094] Die einstellbare minimale und maximale Frequenz f_{min} und f_{max} legen den eindeutigen Messbereich fest. Dabei gilt für den Mindestabstand d_{min} zum Sensor und die maximale Entfernung d_{max} :

DE 100 47 170 A 1

a) $d_{\min} = \frac{c}{4f_{\max}}, d_{\max} = \frac{c}{4f_{\min}}$
 b) $d_{\min} = \frac{c}{8f_{\max}}, d_{\max} = \frac{c}{8f_{\min}}$
 c) $d_{\min} = \frac{3c}{8f_{\max}}, d_{\max} = \frac{3c}{8f_{\min}}$

[0095] Für PMD-Elemente PMD mit $f_{\min} = 10$ MHz und $f_{\max} = 160$ MHz ergeben sich dann Messbereiche von:

10 a) 0,5 m–7,5 m,
 b) 0,25 m–3,75 m,
 c) 0,75 m–11,25 m.

[0096] Die Aufnahme der Regelgröße U'_d kann analog zu den für die Phasenregelschleife vorgeschlagenen Methoden erfolgen, da die Integrationszeit typischer Ausgangssignale (siehe Fig. 1) innerhalb der vorgeschlagenen Bandbreite idealerweise unabhängig vom verwendeten Modulationsverfahren sind.

[0097] Für eine f-zu-U-Wandlung können f/U-Wandler mit analoger Ausgangsspannung verwendet werden. f/U-Wandler sind z. B. in [E. Schröfer, "Elektrische Messtechnik", Kapitel 6.4.2, S. 385 ff, 4. Auflage, Carl Hanser Verlag München oder D. Nührmann, "Praxis der Messtechnik", Kapitel 8, Franzis Verlag] beschrieben. Bevorzugt erfolgt die Frequenzbestimmung mittels eines Zählers, z. B. nach [D. Nührmann, "Praxis der Messtechnik", Kapitel 8.2, Franzis Verlag], der bei jedem Impuls um eins inkrementiert wird. Durch Auslesen des Zählerstandes in festen Zeitintervallen liegt dann direkt ein digitales Wort für die Modulationsfrequenz f_{mod} und somit die Laufzeitdifferenz τ_{tot} vor, eine anschließende A/D-Wandlung ist zur Weiterverarbeitung im Mikroprozessor MP dann nicht mehr notwendig.

[0098] Die Frequenzerzeugung erfolgt in dieser Figur bevorzugt mittels des VCO-Reglers VCO. Andere verstimmbare Frequenzquellen wie z. B. digitale Frequenzsynthesizer, beispielsweise PLL-Synthesizer oder Direct Digital Synthesizer (DDS), können aber an Stelle eines VCO-Reglers VCO eingesetzt werden.

[0099] Bei den hier gezeigten Ausführungsbeispielen von PMD-Systemen mit Regelschleife ist der Phasenschieber PS in der Regel vor dem Sender E geschaltet. Der Phasenschieber PS, und allgemein ein Phasenverzögerer, kann aber ebenso vor das PMD-Element PMD geschaltet werden. Lediglich die Phasenbeziehungen müssen dann für eine negative Verzögerung umgestellt werden.

[0100] Die PMD-Systeme mit Regelschleife sind nicht auf Lichtwellen beschränkt. Vielmehr kann die Methode allgemein für Elemente mit PMD-typischer Anordnung zum Empfang elektromagnetische Wellen, z. B. Mikrowellen, verwendet werden. Entsprechend können z. B. Sender E in Form von Lasern, Dioden und Dioden-Arrays, Leuchtstofflampen, aber auch Mikrowellensendern und Radarsendern vorliegen.

35

Patentansprüche

1. PMD-System, aufweisend
mindestens ein PMD-Element (PMD),
mindestens einen Intensitätsmodulierbaren Sender (E),
mindestens eine Ansteuerelektronik (FG), mittels der das PMD-Element (PMD) und der Sender (E) mit jeweils mindestens einer Modulationsspannung ($U_{\text{mod}}, \bar{U}_{\text{mod}}, U_{\text{Txmod}}$) gleicher Modulationsfrequenz (f_{mod}) ansteuerbar sind,
und
mittels der über ein Stellsignal eine Phasenverschiebung ($\Delta\phi$) veränderbar ist,
dadurch gekennzeichnet, dass eine Regelstrecke (CTR) vorhanden ist, in die als eine Regelgröße (U'_d) mindestens ein Ausgangssignal (U_a, U_b, U_d) des PMD-Elements (PMD) einspeisbar ist, und deren Ausgangssignal ($U_{1\text{phs}}, U_{1\text{fc}}$) als Stellsignal in die Ansteuerelektronik (FG) einspeisbar ist,
wobei
durch die Regelstrecke (CTR) die Regelgröße (U'_d) auf den Wert einer vorgegebenen Zielgröße einstellbar ist.
2. PMD-System nach Anspruch 1, bei dem der Regelstrecke (CTR) eine Einrichtung zur Signalvorverarbeitung (PSP) vorgeschaltet ist.
3. PMD-System nach Anspruch 2, bei dem die Einrichtung zur Signalvorverarbeitung (PSP) einen ersten Tiefpassfilter (TP1), dahinter eine Vorrichtung zur zeitlichen Differenzierung (TDiff), dahinter einen durch ein Resetsignal (R, \bar{R}) steuerbaren Schalter (S1) und dahinter einen zweiten Tiefpassfilter (TP2) aufweist.
4. PMD-System nach Anspruch 2, bei dem die Einrichtung zur Signalvorverarbeitung (PSP) einen ersten Tiefpassfilter (TP1), dahinter einen durch ein Resetsignal (R) steuerbaren Schalter (S1) und dahinter ein Sample-and-Hold-Tor (SHT) aufweist.
5. PMD-System nach Anspruch 2, bei dem die Einrichtung zur Signalvorverarbeitung (PSP) einen ersten Tiefpassfilter (TP1), dahinter eine Vorrichtung zur zeitlichen Differenzierung und dahinter einen zweiten Tiefpassfilter (TP2) aufweist.
6. PMD-System nach einem der Ansprüche 3 oder 5, bei dem eine Grenzfrequenz des ersten Tiefpassfilters (TP1) im Bereich des 5,5-fachen der Integrationszeit (f_i) liegt.
7. PMD-System nach Anspruch 6, bei dem eine Grenzfrequenz des zweiten Tiefpassfilters (TP2) im Bereich des dreifachen der Integrationszeit (f_i) liegt.
8. PMD-System nach einem der Ansprüche 1 bis 7, bei dem mittels der Ansteuerelektronik (FG) die das PMD-Element (PMD) ansteuernde mindestens eine Modulationsspannung ($U_{\text{mod}}, \bar{U}_{\text{mod}}$) und die den Sender (E) ansteuernde mindestens eine Modulationsspannung (U_{Txmod}) gegeneinander mit einer Phasenverzögerung (φ_d) verschoben sind.

DE 100 47 170 A 1

9. PMD-System nach Anspruch 8, bei dem ein Phasenkomparator (PCOMP) vorhanden ist, an dessen einem Eingang eine das PMD-Element (PMD) ansteuernde Modulationsspannung (U_{mod} , \bar{U}_{mod}) anlegbar ist und an dessen weiterem Eingang eine den Sender (E) ansteuernde Modulationsspannung ($U_{Tx\ mod}$) anlegbar ist, woraus eine Phasendifferenz der eingehenden Modulationsspannungen (U_{mod} , $U_{Tx\ mod}$, $\bar{U}_{Tx\ mod}$) bestimmbar ist. 5

10. PMD-System nach einem der Ansprüche 8 oder 9, bei dem die Ansteuerelektronik (FG) mindestens beinhaltet einen steuerbaren Treiber (T), der das PMD-Element (PMD) mit der mindestens einen aus einem Taktsignal (TS) erzeugten Modulationsspannung (U_{mod} , \bar{U}_{mod}) versorgt, einen durch die Regelstrecke (CTR) steuerbaren Phasenverzögerer (PS), mittels dessen das Taktsignal (TS) als Modulationsspannung ($U_{Tx\ mod}$) an den Sender (E) mit einer Phasenverzögerung (ϕ_d) weiterleitbar ist. 10

11. PMD-System nach Anspruch 10, bei dem der Phasenverzögerer in Form eines Phasenschiebers (PS) vorliegt, welcher einen Komparator (CMP) mit einem nachgeschalteten D-Flipflop (DF) als Takthalbierer enthält. 10

12. PMD-System nach Anspruch 11, bei dem mindestens ein Phasenschieber (PS) zusammen mit je mindestens einer Regelstrecke (CTR) in das PMD-Element (PMD) integriert ist. 10

13. PMD-System nach Anspruch 12, welches mehrere PMD-Elemente (PMD) umfasst. 10

14. PMD-System nach einem der Ansprüche 1 bis 7, bei dem mittels der Ansteuerelektronik (FG) die Modulationsfrequenz (f_{mod}) einstellbar ist. 15

15. PMD-System nach Anspruch 14, bei dem die Ansteuerelektronik (FG) mindestens beinhaltet einen steuerbaren Treiber (T), der das PMD-Element (PMD) mit der mindestens einen aus einem Taktsignal (TS) erzeugten Modulationsspannung (U_{mod} , \bar{U}_{mod}) versorgt, einen verstimmbar Frequenzquelle (OSC), mittels dessen das Taktsignal (TS) für den Treiber (T) und die Modulationsspannung ($U_{Tx\ mod}$) für den Sender (E) erzeugbar ist. 20

16. PMD-System nach Anspruch 15, bei dem das Taktsignal (TS) der verstimmbar Frequenzquelle (OSC) in einen f-zu-U-Konverter (FUC), insbesondere einen inkrementell zählenden einen f-zu-U-Konverter (FUC), einspeisbar ist. 20

17. PMD-System nach einem der Ansprüche 1 bis 16, bei dem als Regelgröße (U'_d) die Werte Null, minimal oder maximal einstellbar sind. 25

18. Verfahren zur Regelung eines PMD-Systems nach einem der Ansprüche 14 bis 16, bei dem zu Beginn einer Regelung die niedrigste Frequenz als Startpunkt gewählt wird, und dann in Richtung der nächsthöheren Frequenz geregelt wird, welche den gewünschten Wert der Regelgröße (U'_d) einstellt. 25

19. Verfahren zur Regelung eines PMD-Systems, das mindestens aufweist: 30

ein PMD-Element (PMD), einen Sender (E) zur intensitätsmodulierten Aussendung elektromagnetischer Wellen, mindestens eine Ansteuerelektronik (FG), mittels der das PMD-Element (PMD) und der Sender (E) mit jeweils mindestens einer Modulationsspannung (U_{mod} , \bar{U}_{mod} , $U_{Tx\ mod}$) gleicher Modulationsfrequenz (f_{mod}) ansteuerbar sind, und 35

mittels der über ein Stellsignal eine Phasenverschiebung ($\Delta\phi$) veränderbar ist, dadurch gekennzeichnet, dass mittels einer Regelstrecke (CTR) das Stellsignal so auf die Ansteuerelektronik (FG) gegeben wird, dass eine das PMD-System charakterisirende Regelgröße (U'_d) selbstständig auf einen Wert einer vorgegebenen Zielgröße eingestellt wird, wobei mindestens ein Ausgangssignal (U_a , U_b , U_d) des PMD-Elements (PMD) zu einer Bestimmung der Regelgröße (U'_d) herangezogen wird. 40

20. Verfahren nach Anspruch 19, bei dem die Phasenverschiebung ($\Delta\phi$) durch eine Verstimmung der Phasenverzögerung (ϕ_d) und/oder der Modulationsfrequenz (f_{mod}) verändert wird. 45

Hierzu 6 Seite(n) Zeichnungen

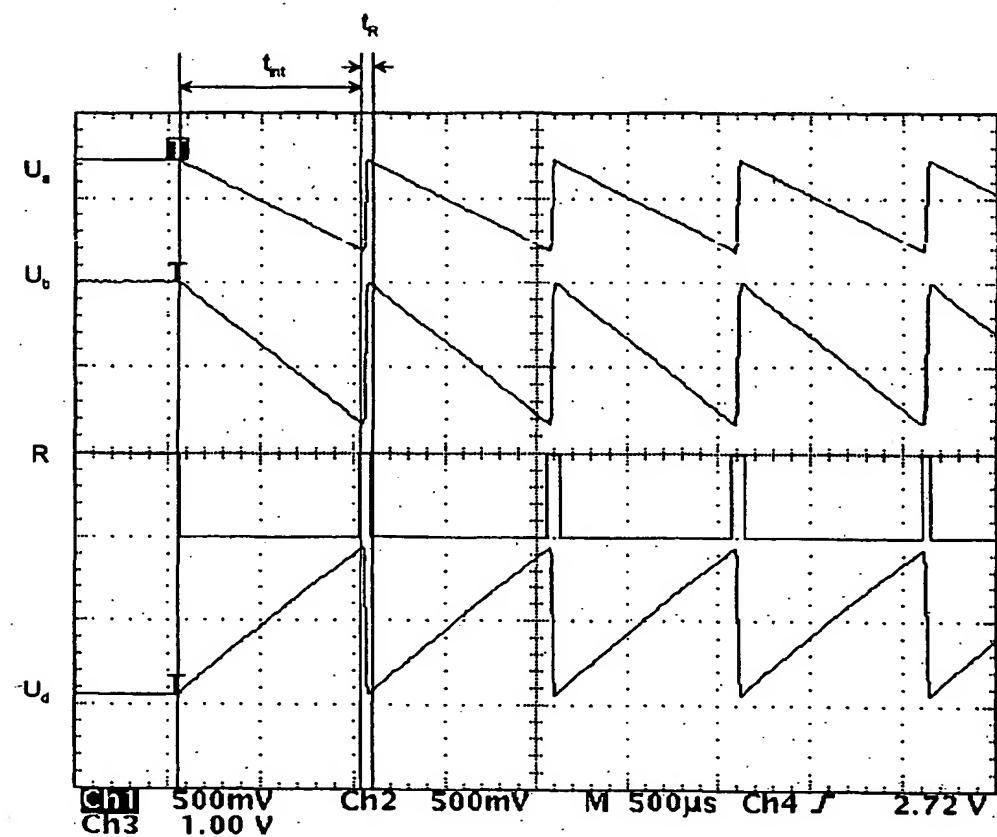
50

55

60

65

- Leerseite -



Figur 1 (Stand der Technik)

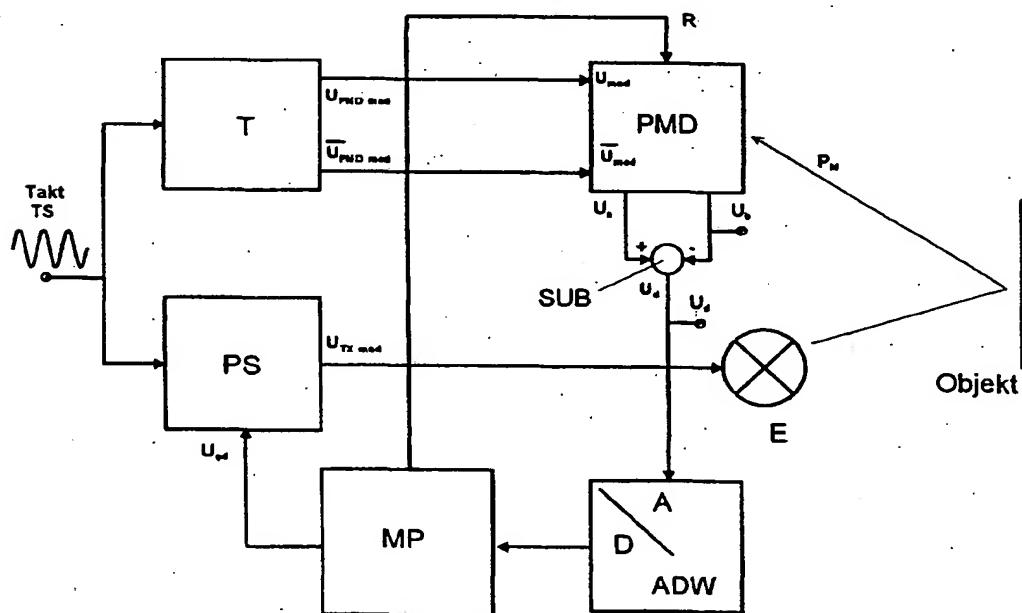


Fig. 2 (Stand der Technik)

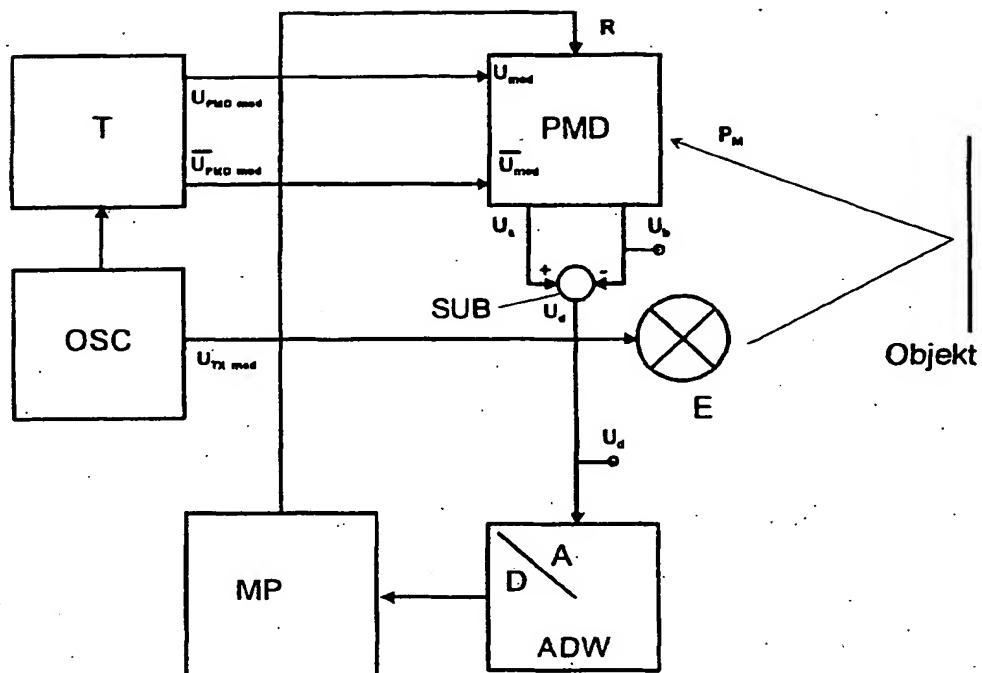


Fig. 3 (Stand der Technik)

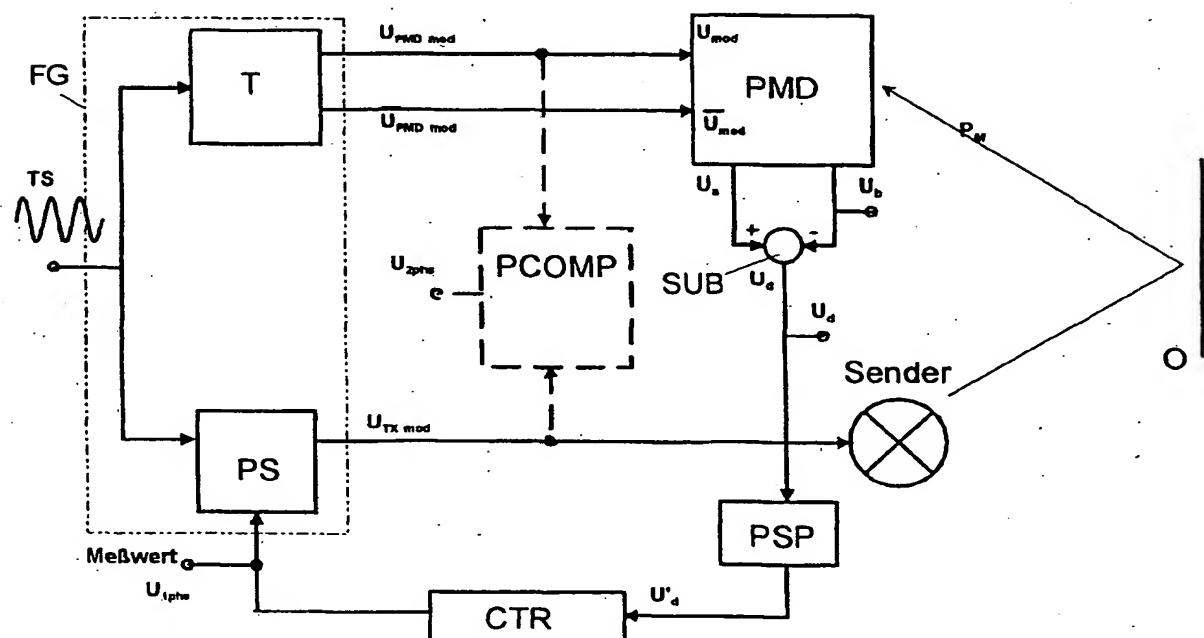


Fig. 4

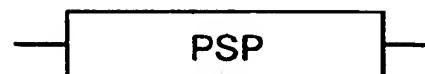


Fig. 5 a) Schaltbare Regelschleife

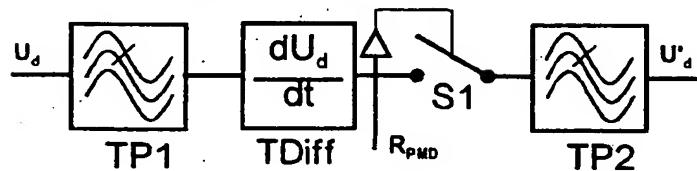


Fig. 5 b) Regeln mit den Endwerten

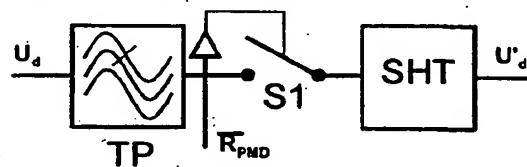
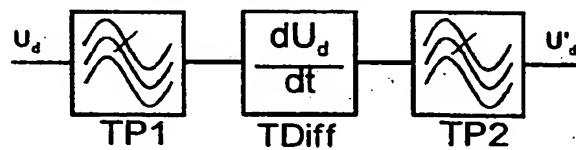
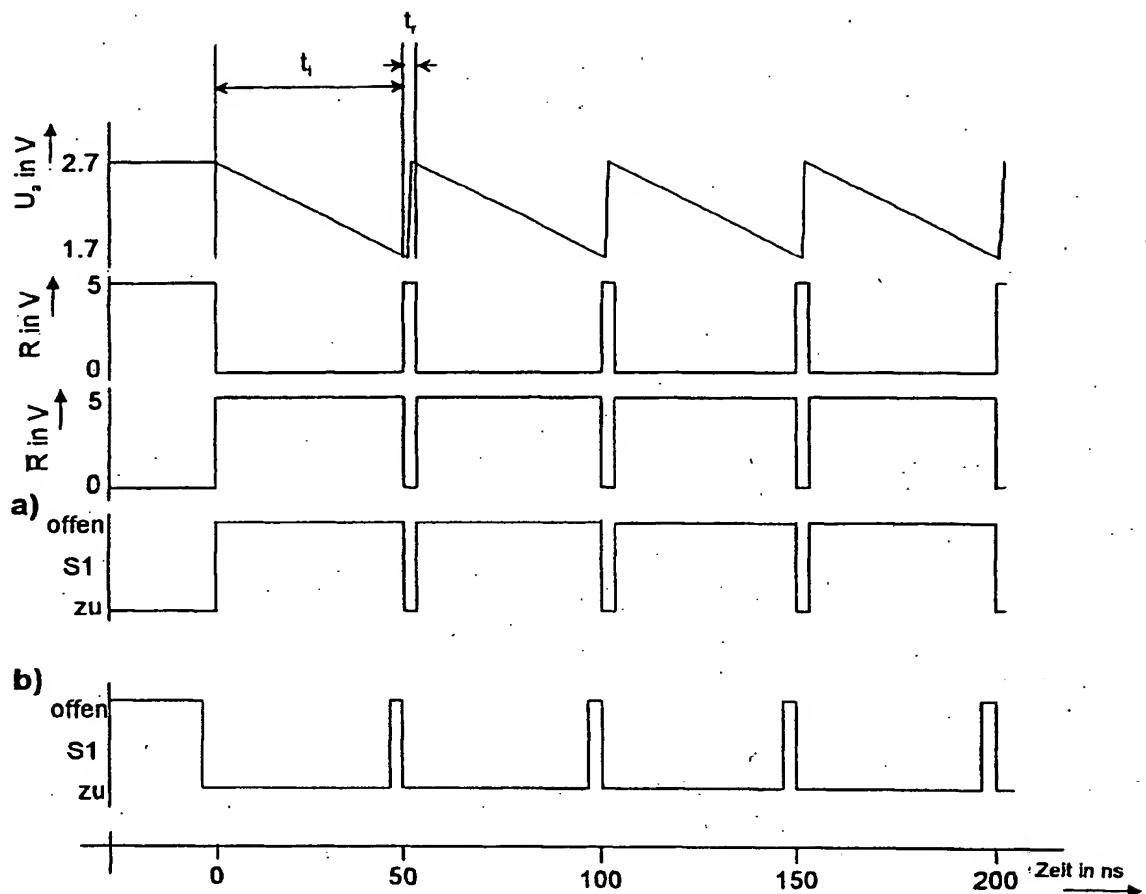


Fig. 5 c) Freilaufendes Regeln



Figur 5



Figur 6

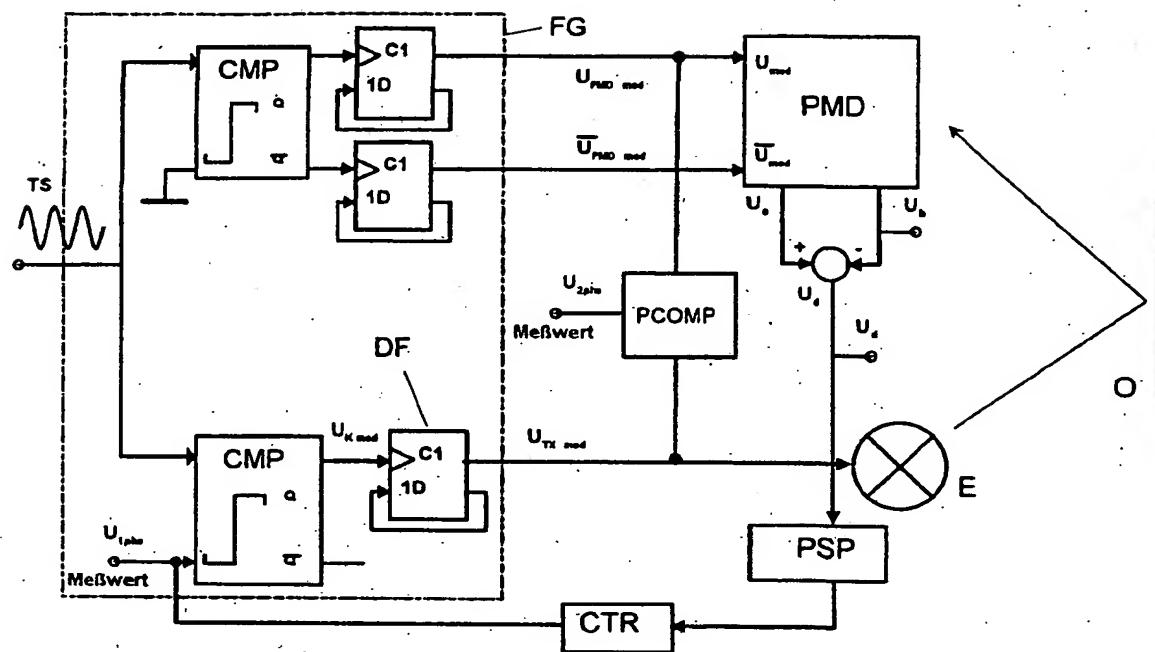


Fig. 7

a) Takt TS

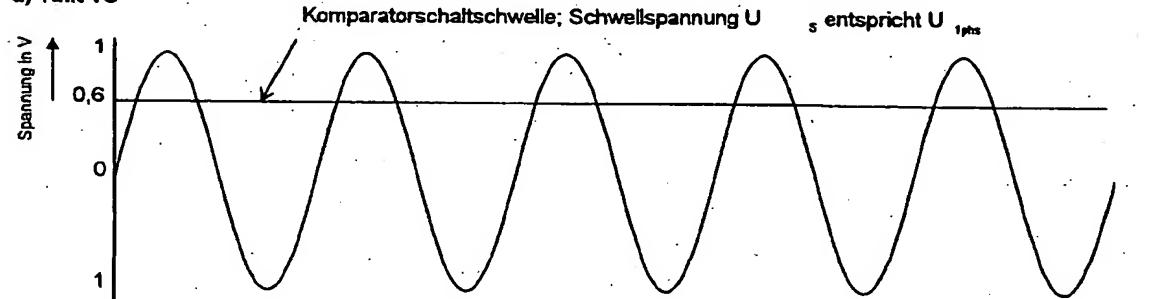
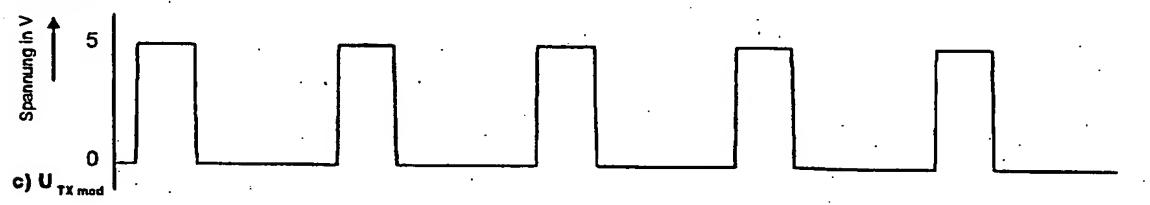
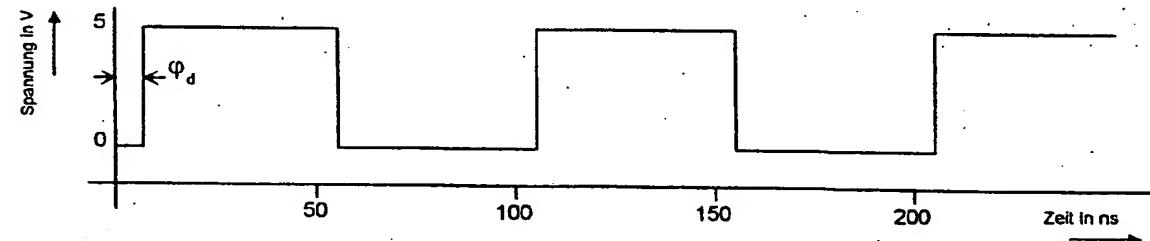
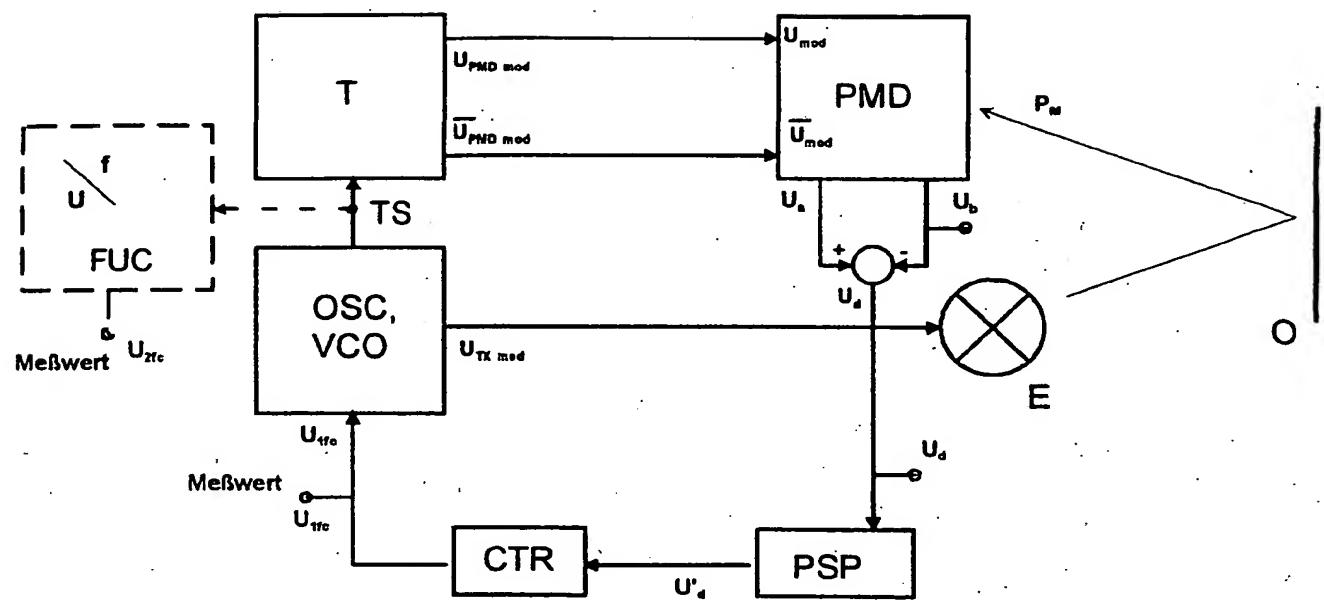
b) $U_{K\text{med}}$ c) $U_{TX\text{med}}$ 

Fig. 8



Figur 9